班级： 学号： 姓名：

实验时间： 成绩： 教师签名：

**Altium Designer应用——原理图设计**

1. 将自己绘制出来的积分电路的原理图，并粘贴到下表中，图中须附学号+姓名。

|  |
| --- |
|  |

1. 生成材料清单，并粘贴到下表中。

|  |
| --- |
|  |

1. 生成网络表，并粘贴到下表中。（命令：【设计】-【文件的网络表】-【Protel】）

|  |
| --- |
|  |

1. 总结常用快捷键
2. 思考：包含“.PrjPcb”、“.SchDoc”、“.PcbDoc”、“.SchLib”、“.PcbLib”几种后缀名文件分别代表什么文件？它们之间的关系是怎样的？
3. 将RS232接口电路的原理图粘贴到下表中。

|  |
| --- |
|  |

1. 生成材料清单，并粘贴到下表中。

|  |
| --- |
|  |

1. 生成网络表，并粘贴到下表中。

|  |
| --- |
|  |

班级： 学号： 姓名：

实验时间： 成绩： 教师签名：

**Altium Designer应用——印刷电路板设计**

1. 将自己绘制出来的Double 12V DC Power电路的原理图粘贴到下表中，图中须附学号+姓名。

|  |
| --- |
|  |

1. 生成材料清单，并粘贴到下表中。

|  |
| --- |
|  |

1. 生成网络表，并粘贴到下表中。

|  |
| --- |
|  |

1. 绘制Double 12V DC Power电路的PCB图（手动布局），并粘贴到下表中。

|  |
| --- |
|  |

1. 绘制Double 12V DC Power电路的PCB图（自动布线），粘贴到下表中。

|  |
| --- |
|  |

1. 将上图添加敷铜后的PCB图（敷铜网络选择GND，实体），粘贴到下表中。

|  |
| --- |
|  |

1. 简述如何设置布线规则？
2. 简述PCB板设计的流程？